(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出顧公開番号

特開平5-189770

(43) 公開日 平成5年(1993) 7月30日

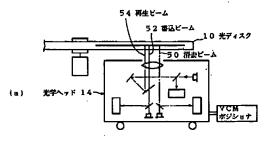
(51) Int.Cl. ⁵ G 1 1 B 7/00 20/18	識別配号 R Q Y T	庁内整理番号 9195-5D 9195-5D 9195-5D 9074-5D	FΙ			技術表示箇所
				審査請求 未請	清求	請求項の数9(全 22 頁)
(21)出願番号	特顧平4-5489		(71)出願人	000005223 富士通株式会社		
(22)出顧日	平成4年(1992)1月16日			神奈川県川崎市中原区上小田中1015番地		
		(71)出願人	000004226 日本電信電話株式会社 東京都千代田区内幸町一丁目1番6号			
	•		(72)発明者	池田 亨 神奈川県川崎市中原区上小田中1015番地 富士通株式会社内		
			(72)発明者	佐々木 政照 神奈川県川崎市中原区上小田中1015番地 富士通株式会社内		
			(74)代理人	弁理士 竹内	为 進	(外1名) 最終頁に続く

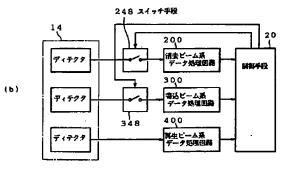
(54) 【発明の名称】 光ディスクのデータ再生方法及び装置

(57)【要約】

【目的】回転する光ディスクのトラック上に消去ピー ム、書込ピーム及び再生ピームを同時に照射してディス ク1回転で消去、曹込及び曹込み確認ができるようにし た光ディスクのデータ再生方法及び装置に関し、情報の 書込み及び又は消去を行っても再生エラーが起きないよ うにすることを目的とする。

【構成】書込ピーム52で書き込みを行っている間、書 込ビーム系データ処理回路300への再生信号の取り込 みを禁止する。また消去ピーム50で消去を行っている 間、消去ピーム系データ処理回路200への再生信号の 取り込を禁止する。





【特許請求の範囲】

【請求項1】回転する光ディスク10に対して複数のピーム52,54を照射し、一つのピームを書込ピーム52として書き込みを行い、他のピームを再生ピーム54として再生を行う光ディスクのデータ再生方法に於いて

前記書込ビーム52で書き込みを行っている間、書込ビーム系データ処理回路300への再生信号の取り込みを禁止することを特徴とする光ディスクのデータ再生方法。

【請求項2】回転する光ディスク10に対して複数のピーム50,54を照射し、一つのピームを消去ピーム50として消去を行い、他のピームを再生ピーム54として再生を行う光ディスクのデータ再生方法に於いて、

前記消去ビーム50で消去を行っている間、消去ビーム 系データ処理回路200への再生信号の取り込を禁止す ることを特徴とする光ディスクのデータ再生方法。

【 請求項3】回転する光ディスク10に対して複数のビーム50,52,54を照射し、一つのビームを消去ビーム50として消去を行い、他のビームを書込ビーム52として書込みを行い、更に他のビームを再生ビーム54として再生を行う光ディスクのデータ再生方法に於いて、

前記消去ビーム50で消去を行っている間、消去ビーム系データ処理回路200への再生信号の取り込を禁止し、且つ前記書込ビーム52で書き込みを行っている間、書込ビーム系データ処理回路300への再生信号の取り込みを禁止することを特徴とする光ディスクのデータ再生方法。

【請求項4】回転する光ディスク10に対して光学へッ 30 ド14から複数のピーム52,54を照射し、一つのピームを書込ピーム52として書き込みを行い、他のピームを再生ピーム54として再生を行う光ディスクのデーク再生装置に於いて、

前記書込ビーム52による書込み休止期間に得られる再生信号を処理する書込ビーム系データ処理回路300 レ

該書込ビーム系データ処理回路300への再生信号の入力をオン、オフするスイッチ手段348と、

前記書込ビーム52で書き込みを行っている間、前記ス 40 イッチ手段348をオフして前記書込ビーム系データ処 理回路300への再生信号の取り込みを禁止する制御手 段20と、

【請求項5】請求項4記載の光ディスクのデータ再生装置に於いて、

前配書込ピーム系データ処理回路 3 0 0 は、光ディスク 手段 3 4 8 をオフして前配書込ピーム系データ処理回路 のトラック上に一定間隔で記録された I D信号を再生 3 0 0 への再生信号の取り込みを禁止する制御手段 2 0 し、前記制御手段 2 0 は該 I D信号を再生した後のタイ 50 と、を設けたことを特徴する光ディスクのデータ再生装

ミングで前記スイッチ手段348をオフして前記書込ビーム系データ処理回路300への再生信号の取り込みを禁止することを特徴とする光ディスクのデータ再生装置。

【請求項6】回転する光ディスク10に対して光学ヘッド14から複数のピーム50,54を照射し、一つのピームを消去ピーム50として消去を行い、他のピームを再生ピーム54として再生を行う光ディスクのデータ再生装置に於いて、

10 前記消去ピーム50による消去み休止期間に得られる再生信号を処理する消去ピーム系データ処理回路200と、

該消去ピーム系データ処理回路 2 0 0 への再生信号の入力をオン、オフするスイッチ手段 2 4 8 と、

前記消去ビーム50で消去を行っている間、前記スイッチ手段248をオフして前記消去ビーム系データ処理回路200への再生信号の取り込みを禁止する制御手段20と、

を備えたことを特徴とする光ディスクのデータ再生装 個

【請求項7】請求項6記載の光ディスクのデータ再生装置に於いて、

前記消去ピーム系データ処理回路200は、光ディスク10のトラック上に一定間隔で記録されたID信号を再生し、前記制御手段20は該ID信号を再生した後のタイミングで前記スイッチ手段248をオフして前記消去ピーム系データデータ処理回路200への再生信号の取り込みを禁止することを特徴とする光ディスクのデータ再生装置。

の 【請求項8】回転する光ディスク10に対して光学ヘッド14から複数のピーム50,52,54を照射し、一つのピームを消去ピーム50として消去を行い、他のピームを售込ピーム52として書き込みを行い、更に他のピームを再生ピーム54として再生を行う光ディスクのデータ再生装置に於いて、

前記消去ビーム50による消去休止期間に得られる再生信号を処理する消去ビーム系データ処理回路200と、 該消去ビーム系データ処理回路200への再生信号の入力をオン、オフするスイッチ手段248と、

前記書込ピーム52による書込み休止期間に得られる再生信号を処理する書込ピームデータ処理回路300と、 該書込ピーム系データ処理回路300への再生信号の入力をオン、オフするスイッチ手段348と、

前記消去ピーム50で消去を行っている間、前記スイッチ手段248をオフして前記消去ピーム系データ処理回路200への再生信号の取り込みを禁止し、且つ前記書込ピーム52で書き込みを行っている間、前記スイッチ手段348をオフして前記書込ピーム系データ処理回路300への再生信号の取り込みを禁止する制御手段20

-526-

置。

【請求項9】請求項8記載の光ディスクのデータ再生装 置に於いて、

前配消去ピーム系データ処理回路200及び書入ピーム 系データ処理回路300は、光ディスクのトラック上に 一定間隔で記録された I D信号を再生し、前記制御手段 20は該ID信号を再生した後のタイミングで前記スイ ッチ手段248、348をオフして再生信号の取り込み を禁止することを特徴とする光ディスクのデータ再生装 置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、回転する光ディスクの トラック上に消去ピーム、書込ピーム及び再生ピームを 同時に照射してディスク1回転で消去、書込及び書込み 確認ができるようにした光ディスクのデータ再生方法及 び装置に関する。光ディスクの1回転で、データの消 去、新たなデータの書込み、書込データの確認を行うた め、ディスク回転方向に沿ったトラック上の近接する位 照射する方法が提案されている。

【0002】この場合、消去ビーム及び書込ビームにつ いては、光ディスクにプリフォーマットされたID信号 を反射ビームから再生して消去及び書込位置の制御を行 っている。しかし、パワーの大きい消去ピームや傳込ビ ームを照射した場合、各ピームの再生回路に大きなパル ス信号が加わり、再生ピームの再生回路にクロストーク によりノイズとして混入し、誤ったデータパルスを生成 する原因となり、この点の改善が望まれる。

[0003]

【従来の技術】従来、光ディスク装置の書き込み動作時 間を短縮させるために、図17に示すように、例えば光 ディスク10にスパイラル条に形成されたトラックに対 し消去ピーム50、書込ピーム52、及び再生ピーム5 4をディスク回転方向に対し消去ピーム50が先頭に位 置するように順番に配列し、光ディスク10が1回転す る間にデータの消去、書込み、及び書込データの再生確 認を行うことが考えられる。

【0004】図18は消去、書込及び再生の3つのピー ムを同時に使用する光ディスク装置の概略を示した説明 40 図である。図18において、スピンドルモータ12によ って回転する光ディスク10にレーザダイオードから消 去ピーム50、書込ピーム52、及び再生ピーム54の 3本のレーザビームが照射される。光ディスク10上で 反射した光は光学ヘッド14内の光ディテクタで電気信 号に変換される。

【0005】光学ヘッド14内の光ディテクタからの電 気信号は各ピーム系統毎に消去ピーム系データ処理回路 500、書込ビーム系データ処理回路600、及び再生

去ピーム系データ処理回路500では、光ディテクタか らの電気信号の高周波成分を分離してRF信号作成回路 に供給し、一方、低周波成分の信号は図示しないトラッ クエラー信号作成回路及びフォーカスエラー信号作成回 路に供給する。

【0006】消去ビーム系、魯込ビーム系及び再生ビー ム系データ処理回路500,600、700は、RF信 号を微分した後にAGC増幅して一定振幅の信号に増幅 してからパルス化したデータパルスを上位コントローラ 10 に出力する。同時にVFO回路にて同期がとられ、クロ ック及びデータパルスを上位コントローラに出力する。

【0007】ここで消去ピーム系及び書込ビーム系デー 夕処理回路500、600によるRF信号の再生信号は 光ディスク10にプリフォーマットされたID信号であ り、ID信号はユーザ領域を認識するために用いられ る。図19は図18のデータ処理回路500,600, 700による再生信号を示したタイムチャートである。

【0008】図19において、まず消去ピーム系再生信 母としてプリフォーマットされた I D信号が所定のユー 置に順番に消去ビーム、書込ビーム、及び再生ビームを 20 ザ領域を介して出力され、ID信号の先頭から次のID 信号までが1セクタとなる。 書込ピーム系再生信号とし ては、消去ビーム系再生信号に対しビーム位置のずれに 応じたt1時間後に同じID信号が再生される。

> 【0009】更に、再生ピーム系再生信号としては、書 込ビーム系再生信号にビーム位置のずれによる t 2 時間 の遅れをもってID信号とその間に書込まれたユーザデ ータが再生される。

[0010]

【発明が解決しようとする課題】しかしながら、このよ 30 うな消去ビーム、書込ビーム及び再生ビームを同時に使 用した光ディスクのデータ再生にあっては、次の問題が ある。図20は消去ビームを消去用の光パワーで発光し た時の消去ピーム系データ処理回路500に入力するR F信号と、再生ビーム系データ処理回路700における RF信号、微分出力、AGC出力、及びデータパルスを 示したタイムチャートである。

【0011】図20において、消去ビームが消去用の光 パワーでの発光を開始する時と終了する時に、消去ビー ム系データ処理回路500のRF信号に大きなパルス状 の信号が発生し、この信号が再生ビーム系データ処理回 路700に入力するRF信号に斜線で示すようにノイズ として混入する。RF信号に混入したノイズ信号は微分 されてAGC増幅されることでデータと同じ振幅とな り、最終的に誤ったデータパルスとしてパルス化され る。

【0012】図21は書込ビームを書込データに同期し て書込用の光パワーで発光した時の書込ピーム系データ 処理回路600に入力するのRF信号と、再生ピーム系 データ処理回路700におけるRF信号、微分出力、A ビーム系データ処理回路700に与えられる。例えば消 50 GC出力、及びデータパルスを示したタイムチャートで

ある。図21の場合にも、書込ビームが書込データに同 期して書込用の光パワーでの発光する毎に、書込ビーム 系のRF信号に大きなパルス状の信号が発生し、この信 号が再生ピーム系データ処理回路700に入力するRF 信号にノイズとして混入する。RF信号に混入したノイ ズ信号は微分されてAGC増幅されることでデータと同 じの振幅となり、最終的に誤ったデータパルスとしてパ ルス化される。

【0013】これらの現象により消去中及び書込中に再 生ピーム系で書込みを確認するために再生を行うと再生 10 エラーが頻発し、消去中及び曹込中の再生ピーム系での 再生が困難であるという問題があった。本発明は、この ような従来の問題点に鑑みてなされたもので、情報の書 込み及び又は消去を行っても再生エラーが起きないよう にした光ディスクのデータ再生方法及び装置を提供する ことを目的とする。

[0014]

【課題を解決するための手段】図1は本発明の原理説明 図である。まず本発明は、回転する光ディスク10に対 して複数のピーム52,54を照射し、一つのピームを 20 **魯込ビーム52として書き込みを行い、他のビームを再** 生ビーム54として再生を行う光ディスクのデータ再生 方法を対象とする。

【0015】このような光ディスクのデータ再生方法に つき本発明にあっては、書込ピーム52で書き込みを行 っている間、書込ピーム系データ処理回路300への再 生信号の取り込みを禁止することを特徴とする。また本 発明は、回転する光ディスク10に対して複数のピーム 50、54を照射し、一つのピームを消去ピーム50と して消去を行い、他のビームを再生ビーム54として再 30 生を行う光ディスクのデータ再生方法を対象とし、消去 ビーム50で消去を行っている間、消去ピーム系データ 処理回路200への再生信号の取り込を禁止することを 特徴とする。

【0016】更に本発明は、回転する光ディスク10に 対して複数のピーム50、52、54を照射し、一つの ビームを消去ビーム50として消去を行い、他のビーム を書込ビーム52として書込みを行い、更に他のビーム を再生ピーム54として再生を行う光ディスクのデータ る間、消去ピーム系データ処理回路200への再生信号 の取り込を禁止し、且つ書込ビーム52で書き込みを行 っている間、書込ビーム系データ処理回路300への再 生信号の取り込みを禁止することを特徴とする。

【0017】一方、本発明は、回転する光ディスク10 に対して光学ヘッド14から複数のビーム52、54を **照射し、一つのピームを 込ピーム52として書き込み** を行い、他のピームを再生ピーム54として再生を行う 光ディスクのデータ再生装置を対象とし、書込ビーム5 2による書込み休止期間に得られる再生信号を処理する 50 込ピーム系データ処理回路300は、光ディスクのトラ

事込ピーム系データ処理回路300と、書込ピーム系デ ータ処理回路300への再生信号の入力をオン、オフす るスイッチ手段348と、書込ビーム52で書き込みを 行っている間、スイッチ手段348をオフして前配書込 ピーム系データ処理回路300への再生信号の取り込み を禁止する制御手段20とを設けたことを特徴とする。

【0018】ここで書込ビーム系データ処理回路300 は、光ディスクのトラック上に一定間隔で記録されたⅠ D信号を再生し、制御手段20はID信号を再生した後 のタイミングでスイッチ手段348をオフして書込ビー ム系データ処理回路300への再生信号の取り込みを禁 止する。また本発明は、回転する光ディスク10に対し て光学ヘッド14から複数のピーム50,54を照射 し、一つのビームを消去ビーム50として消去を行い、 他のビームを再生ビーム54として再生を行う光ディス クのデータ再生装置を対象とし、消去ビーム50による 消去み休止期間に得られる再生信号を処理する消去ビー ム系データ処理回路200と、消去ピーム系データ処理 回路200への再生信号の入力をオン、オフするスイッ チ手段248と、消去ピーム50で消去を行っている 間、スイッチ手段248をオフして消去ビーム系データ 処理回路200への再生信号の取り込みを禁止する制御 手段20とを設けたことを特徴とする。

【0019】ここで消去ビーム系データ処理回路200 は、光ディスク10のトラック上に一定間隔で記録され たID信号を再生し、制御手段20はID信号を再生し た後のタイミングでスイッチ手段248をオフして消去 ピーム系データデータ処理回路200への再生信号の取 り込みを禁止する。更に本発明は、回転する光ディスク 10に対して光学ヘッド14から複数のピーム50、5 2,54を照射し、一つのピームを消去ピーム50とし て消去を行い、他のビームを書込ビーム52として書き 込みを行い、更に他のピームを再生ピーム54として再 生を行う光ディスクのデータ再生装置を対象とし、消去 ピーム50による消去休止期間に得られる再生信号を処 理する消去ピーム系データ処理回路200と、消去ピー ム系データ処理回路200への再生信号の入力をオン、 オフするスイッチ手段248と、書込ピーム52による **書込み休止期間に得られる再生信号を処理する書込ビー** 再生方法を対象とし、消去ピーム50で消去を行ってい 40 ムデータ処理回路300と、書込ピーム系データ処理回 路300への再生信号の入力をオン、オフするスイッチ 手段348と、消去ピーム50で消去を行っている間、 スイッチ手段248をオフして前記消去ピーム系データ 処理回路200への再生信号の取り込みを禁止し、且つ **書込ビーム52で書き込みを行っている間、スイッチ手** 段348をオフして書込ビーム系データ処理回路300 への再生信号の取り込みを禁止する制御手段20とを設 けたことを特徴する。

【0020】消去ピーム系データ処理回路200及び書

ック上に一定間隔で記録された I D信号を再生し、制御 手段 2 0 は I D信号を再生した後のタイミングでスイッ チ手段 2 4 8, 3 4 8 をオフして再生信号の取り込みを 禁止する。

[0021]

【作用】このような構成を備えた本発明による光ディスクのデータ再生方法及び装置によれば、書込パワーを書込データに同期して発光するデータの書込中、或いは消去パワーを継続的に発光するデータ消去中のいずれにおいても、ID信号の間に位置するデータ書込領域及びデ 10ータ消去領域のタイミングにおいては、書込ビーム系及び消去ビーム系のデータ処理回路に対する光ディテクタからのRF信号の入力が禁止され、再生ビーム系のデータ処理回路に強力な書込光パワーや消去光パワーの変化による強い再生信号がノイズとして混入することを確実に防止できる。

【0022】このため従来の1ビームの光ディスク装置では、消去、情報の書込み、書込み情報の確認の一連の情報書き込み動作を三回転で行っていたのに対し、本発明で3つのビームを同時に使用しては再生エラーを生ず20ることなく消去、書込み、及び再生を一回転で行うことができる。

[0023]

【実施例】図2は本発明による光ディスク装置の全体構成を示した実施例構成図である。図2において、10は光ディスクであり、例えば書替え可能な光磁気ディスクが使用される。光ディスク10はスピンドルモータ12により回転される。スピンドルモータ12の制御はスピンドルモータ制御回路22及びスピンドルモータ駆動回路24によって行われる。例えばスピンドルモータ12としては、プラシレスDCモータが使用される。

【0024】光ディスク10に対しては光学ヘッド14が設けられ、光学ヘッド14はポイスコイルモータ(VCM)16により径方向に移動される。ポイスコイルモータ16はポイスコイルモータ駆動回路18により駆動される。光学ヘッド14からは光ディスク10のトラックに対し消去ビーム50、書込ビーム52及び再生ビーム54の3本のビームが照射され、光ディスク10の1回転でデータの消去、新たなデータの書込み、及び書込データの再生による確認ができるようにしている。

【0025】光学ヘッド14には消去、曹込み、及び再生の各ピームによる光ディスク10からの反射光を受光する光ディテクタが設けられ、光ディテクタの受光信号はそれぞれ消去ピーム系データ処理回路200、曹込ピーム系データ処理回路300、再生ピーム系データ処理回路400に供給される。消去ピーム系データ処理回路200及び書込ピーム系データ処理回路300は光ディスク10に書き込まれたID信号を再生する。また、再生ピーム系データ処理回路400はID信号及びID信号の間に書き込まれたユーザデータを再生する。

8

【0026】消去ビーム系、書込ビーム系及び再生ビーム系のデータ処理回路200,300,400の再生信号は上位コントローラ26に出力される。一方、消去ビーム系、書込ビーム系及び再生ビーム系のデータ処理回路200,300,400にはデータ処理回路部に加えてビームのトラッキング制御及びフォーカス制御を行うサーボ系の回路が組み込まれ、併せて光学ヘッド14に設けられたレーザダイオードの制御系も設けられている

【0027】尚、この実施例にあっては、消去ピーム系及び書込ピーム系についてはトラッキング制御とフォーカス制御の両方を行うが、再生ピーム系についてはトラッキング制御のみとし、フォーカス制御は行わないようにしている。20は制御部としてのマイクロプロセッサ(MPU)であり、全体的な制御を行う。

【0028】図3は本発明の光ディスク装置に使用される光学ヘッドの構成を平面的に示した説明図である。図3において、光学ヘッドは装置筐体に固定された固定光学系28とボイスコイルモータにより駆動されるキャリッジ32に搭載された移動光学系30で構成される。

【0029】固定光学系28には消去ビーム50として 被長836~845nmのレーザビームを発射する消去 用レーザダイオード56と、書込ビーム52として被長836~845nmのレーザビームを発射する書込用レーザダイオード70と、再生ビーム54として被長780~789nmのレーザビームを発射する再生用レーザダイオード90が設けられる。

【0030】消去用レーザダイオード56からの消去ビーム50は移動光学系30のキャリッジ32に独立して 設けたイレーズ用のレンズアクチュエータ36の対物レンズ40を通して光ディスク10に照射される。消去ビーム50の戻り光は固定光学系28内で分離され、消去 用のトラックエラー信号の検出に使用する光ディテクタ66とフォーカスエラー信号及びID信号の検出に使用 される光ディテクタ68に入射される。

【0031】また、書込用レーザダイオード70からの書込ピーム52は固定光学系28から移動光学系30のレンズアクチュエータ34に設けた対物レンズ38を通って光ディスク10に照射される。書込ピーム52の光40ディスク10からの戻り光は同じ経路を経て固定光学系28に戻り、分離された後にトラックエラー信号の検出に使用する光ディテクタ86及びフォーカスエラー信号とID信号を検出するための光ディテクタ88に入射される。

【0032】更に、再生用レーザダイオード90から発射された再生ピーム54はガルバノミラー98を介して移動光学系30の方向に出射され、キャリッジ32に搭載されたレンズアクチュエータ34の対物レンズ38を通って光ディスク10に照射される。光ディスク10か506の再生ピーム54の戻り光は対物レンズ38を通って

固定光学系28に戻り、ガルパノミラー98で反射され た後に分離され、トラッキングエラー信号の検出と高周 波信号RF1の再生に使用される光ディテクタ110に 入射され、更に高周波信号RF2の再生に使用される光 ディテクタ112にも入射される。

【0033】移動光学系30のキャリッジ32に搭載さ れたレンズアクチュエータ34、36はこの実施例にあ っては、対物レンズ38,40を光ディスク10のトラ ックを横切る方向とディスク面の両方に対し遠ざけたり チュエータを使用している。尚、42、48はレンズア クチュエータ34,36の位置検出器である。

【0034】図4は図3のレンズアクチュエータ34を 取り出して示した組立分解図であり、ベース114上に 磁気回路116を固定しており、磁気回路116の中央 に摺動軸118を起立している。ペース114の固定部 に対しては可動部として回転アーム122が設けられ、 回転アーム122の下側の円筒部126の周囲にトラッ キングコイル120及びフォーカスコイル126を巻い ている。

【0035】回転アーム122の一端には対物レンズ3 8が装着され、反対側にはパランス用の重り124が装 着されている。回転アーム122の中心は中心軸穴によ りペース114側の摺動軸118に嵌め入れられ、回転 アーム122は軸回りに回転できると同時に軸方向に摺 動できる。図5は図2に示したヘッド光学系を詳細に示 す。

【0036】図5において、まず消去ピーム50の光学 系を説明する。消去ピーム用レーザダイオード56から の光はコリメートレンズ58で平行ビームに変換された 30 後、偏光ピームスプリッタ60及びλ/4板62を通っ て移動光学系の対物レンズ40に与えられ光ディスク1 0に照射される。光ディスク10からの消去ピーム50 による戻り光は偏光ピームスプリッタ60で直交する方 向に反射された後、フーコー光学部64を通って光ディ テクタ68に入射され、光ディテクタ68の受光出力に 基づき消去ピーム50に関するフォーカスエラー信号F ES1とトラックプリフォーマット部の光強度に応じた ID信号を得る。

【0037】またフーコー光学部64で分離された戻り ピームは光ディテクタ66に入射され、プッシュプル法 (ファーフィールド法) に従ったトラッキングエラー信 号TES1を得るために使用される。次に書込ビーム5 2の光学系を説明する。 書込用レーザダイオード70か らデータビット1,0に応じて書込パワーが得られるよ うにパルス発光された書込ビーム52はコリメートレン ズ72で平行ピーム変換された後、偏向ピームスプリッ タ74及び入/4板76、色補正プリズム78及びダイ クロイックミラー80を通って移動光学系の対物レンズ 路を経て偏光ビームスプリッタ74に入射し、直交する 方向に反射されてロングパスフィルタ82を通ってフー コー光学部84に入射する。

10

【0038】フーコー光学部84はフーコー法によりフ ォーカスエラー信号FES2を得るために設けられてい る。フーコー光学部84からのピームは光ディテクタ8 8に入射し、書込ビーム52に関するフォーカスエラー 信号FES2及びトラックプリフォーマットの凹凸に応 じた光強度に対応する I D信号を生成する。またフーコ 近づけたりすることのできる2次元揺動型のレンズアク 10 一光学部84内で直交する方向に反射された書込ピーム 52の戻り光は光ディテクタ86に与えられ、プッシュ プル法(ファーフィールド法)に従った書込ビーム52 のトラックエラー信号TES2を得るために使用され

> 【0039】ここでロングパスフィルタ82を設けてい る理由は、書込ビーム52による書込動作と同時に再生 ピーム54による即時読出しを行うと、光ディスク10 より書込ピーム52と同時に再生ピーム54の各戻り光 を受けることから、ロングパスフィルタ82により波長 20 の長い書込ピーム52の戻り光のみを通過し、波長の短 い再生ピーム54の戻り光を遮断するようにしている。

【0040】次に再生ビーム54の光学系を説明する。 再生用レーザダイオード90からの光はコリメートレン ズ92で平行ビームに変換された後、プリズム94で光 路を変更され、ビームスプリッタ96を通ってガルバノ ミラー98に入射される。ガルバノミラー98で反射さ れた再生ピーム54はダイクロイックミラー80で反射 され、移動光学系の対物レンズ38を通って光ディスク 10に照射される。

【0041】光ディスク10からの再生ピーム54の戻 り光はダイクロイックミラー80で反射されガルパノミ ラー98を通ってビームスプリッタ96に入射して直交 する方向に反射される。ピームスプリッタ96で反射さ れた戻り光は偏光ピームスプリッタ108に入射し、2 つに分離されて光ディテクタ110と112に入射され る。

【0042】光ディテクタ110はプッシュプル法(フ ァーフィールド法)に従って再生ピーム54に基づくト ラックエラー信号TES3と高周波信号RF1の受光信 40 号を出力する。また、光ディテクタ112は高周波信号 RF2を出力する。光ディテクタ110と112から得 られた高周波信号RF1, RF2は減算により再生信号 MOに変換され、また両者の和によりプリフォーマット 部の凹凸による光強度を示すID信号を得る。

【0043】即ち、

MO = RF1 - RF2

ID=RF1+RF2

として再生信号MO及びID信号を得ることができる。 更に、再生ビーム54の光学系に設けられたガルバノミ 38に与えられ、光ディスク10からの戻り光は同じ経 50 ラー98に対してはミラー位置を検出するためレーザダ イオード106, コリメートレンズ104及び2分割受 光器を用いた光ディテクタ102が設けられる。

【0044】レーザダイオード106から発射された光はコリメートレンズ104で平行ビームに変換された後、ガルバノミラー98の背面で反射され、光ディテクタ102に入射する。光ディテクタ102はガルバノミラー98の中立位置で0となり、ガルバノミラーの領き方向に応じてプラスまたはマイナスと極性が異なる位置信号を出力する。

【0045】図6は図2の消去ピーム系データ処理回路 10200の実施例構成図である。図6において、光学ヘッド14に内蔵された消去ピーム50用のレーザダイオードはDA変換器202及びレーザダイオード駆動回路204により駆動される。即ち、マイクロプロセッサ20は消去時のID信号の間のユーザデータのタイミングで消去用の光パワーを得るための駆動電流を流す制御データをDA変換器202を介してレーザダイオード駆動回路204に与える。このため光学ヘッド14に設けたレーザダイオードが消去用の光パワーで発光駆動され、光ディスク10に対し消去ピーム50が照射され、トラック部分を臨界温度以上に瞬時的に上昇させ、冷却過程で外部磁気で決まる方向に磁界方向を揃える消去処理を行う。

【0046】消去ピーム50を照射する消去用レーザダイオードの光パワーは光パワーモニタ回路206で受光され、AD変換器208を介してマイクロプロセッサ20に取り込まれ、一定の消去用の光パワーが得られるように制御される。光学ヘッド14に設けた消去ピーム50による光ディスク10からの戻り光を受光する光ディテクタからの受光信号はRF信号作成回路210に与え30られる。RF信号作成回路210は受光信号の中の高周波成分を抽出して電流信号を電圧信号に変換し、パッファアンプ212に出力する。

【0047】パッファアンプ212から出力されたRF 信号は微分回路214で微分された後、AGCアンプ216で一定振幅に増幅され、データパルス作成回路218及びセクタマーク作成回路224のそれぞれに入力される。データパルス作成回路218は、例えばプラス側のパルス成分を波形整形してデータパルスを作り出す。

【0048】データパルス作成回路218で作成された 40 データパルスはVFO回路220で発振器222からの発振クロックとの同期が取られ、上位コントローラ26 に対しクロック同期が取られたデータパルス及びクロックを出力する。また、セクタマーク作成回路224はセクタパルスを作成して上位コントローラ26に出力する。

【0049】本発明にあっては、マイクロプロセッサ2 の出力信号E8はRSフリップフロップ258のリセッ 0よりRF信号作成回路210に対し消去ピーム50を ト入力端子Rに与えられる。RSフリップフロップ25 消去光パワーに発光している期間に亘ってRF信号の取 8はコンパレータ出力信号E6の立ち上がりでセットし 込みを禁止するための制御信号E10を与えている。図 50 て出力E9を1とし、続くコンパレータ256の出力信

12 7は図6のRF信号作成回路210の一実施例を示した 実施例回路図である。

【0050】図7において、消去ピーム50の光ディスク10からの戻り光を受光する光ディテクタ68は4分割受光器で構成され、受光信号E1、E2、E3、E4を出力する。この受光信号E1~E4はコンデンサC2~C5を介して加算され、パッファアンプ212で電圧信号に変換される。パッファアンプ212で電圧信号に変換された受光信号はコンデンサC6と抵抗R8で成る微分回路214で高周波成分を取り出し、AGCアンプ

216で増幅することでRF信号を出力する。

【0051】一方、光ディテクタ68からの受光信号E1~E4は抵抗R21~R24を介してフォーカスエラー信号作成回路236へ供給されている。このようなRF信号作成回路210につき本発明にあっては、パッファアンプ212に対する受光信号の取込みを禁止するスイッチ手段としてのトランジスタ248を設けている。トランジスタ248はコレクタを抵抗R7を介してパッファアンプ212の入力側の受光信号の加算点に接続し、ベースには抵抗R6を介してMPU20より制御信号E10を与えている。

【0052】MPU20により消去ピーム50を消去用 光パワーに駆動することで消去動作が行われると、この 消去動作の期間に同期してMPU20より論理レベルを 1とする制御信号E10が供給され、消去期間に亘って トランジスタ248をオンする。トランジスタ248が オンすると抵抗R7を介してパッファアンプ212の入 カがスイッチされ、光ディテクタ68からの受光信号の 取込みが禁止される。

【0053】図8は図6のデータバルス作成回路218の一実施例を示した実施例回路図である。図8において、前段に位置するAGCアンプ216からの出力信号E5はコンパレータ254に入力され、また、AGCアンプ216の反転出力E7はコンパレータ256に入力される。コンパレータ254はAGCアンプ出力信号E5をプラス入力端子に接続し、マイナス入力端子をゼロボルトに接地している。このため、AGCアンプ出力E5がゼロボルトを超えると入力信号に応じたコンパレータ出力E6を生ずる。

【0054】これに対し、コンパレータ256はAGCアンプ反転出力E7をマイナス入力端子に接続し、プラス入力端子を接地接続している。このため、AGCアンプ反転出力E7がゼロボルト以上になると入力信号に応じたコンパレータ出力E8を生ずる。コンパレータ254からの出力信号E6はRSフリップフロップ258のセット入力端子Sに与えられ、またコンパレータ256の出力信号E8はRSフリップフロップ258のリセット入力端子Rに与えられる。RSフリップフロップ258はコンパレータ出力信号E6の立ち上がりでセットして出力E9を1よし、続くコンパレータ256の出力信

号E8の立ち下がりでリセットしてQを0とする出力信 号E9、即ちデータパルスを作り出してVFO回路22 0に供給する。

【0055】図9は図8のデータパルス作成回路の各部 の信号波形を示したタイムチャートである。 図9におい て、コンパレータ254に対し1サイクルのAGCアン プ出力信号E5が入力すると、ゼロボルトを超える部分 に対応したコンパレータ出力信号E6を発生する。同時 にAGCアンプ反転出力信号E7の入力を受け、コンパ レータ256がゼロボルトを超える部分に対応したコン 10 れる。フォーカスエラー信号作成回路236は4つの受 パレータ出力信号E8を出力する。最終的にRSフリッ プフロップ258がコンパレータ出力信号E6の立ち上 がりでセットされ、コンパレータ出力信号256の立ち 下がりでリセットされるデータパルス信号E9を生成す るようになる。

【0056】再び図6を参照してトラッキング制御及び フォーカス制御のためのサーボ回路を説明する。光学へ ッド14に設けられた消去ピーム50による光ディスク 10からの戻り光を受光する光ディテクタからの受光信 号はトラックエラー信号作成回路226に供給される。 ここで、図5のヘッド光学系に示したように、消去ピー ム50の光学系にはトラックエラー検出用の光ディテク 夕66が設けられており、この光ディテクタ66からの 受光信号がトラックエラー信号作成回路226に供給さ れることになる。

【0057】図10はトラックエラー信号作成回路22 6の実施例回路図であり、光ディテクタ66は4分割さ れた受光部をもち、各受光部より受光信号 E1, E2, E3, E4を出力する。受光信号E1とE2は抵抗R 抵抗R3、R4を介して加算される。加算信号(E1+ E2) は差動アンプ260のマイナス入力端子に与えら れ、また加算信号(E3+E4)は差動アンプ260の プラス入力端子に与えられ、両者の差としてトラックエ ラー信号TES1を出力する。このようなトラックエラ 一信号TES1の作成はプッシュフル法(ファーフィー ルド法)に従ったものである。

【0058】再び図6を参照するに、トラックエラー信 号作成回路226からのトラックエラー信号TES1は 域成分を強調する進み位相補償を施し、スイッチ232 を介してパワーアンプ234で電力増幅された後、光学 ヘッド14に設けられたレンズアクチュエータ36(図 3参照)のトラッキングコイルに供給される。

【0059】マイクロプロセッサ20はスイッチ232 をオンすることで消去ビーム50を目的トラックに追従 させるトラッキング制御を行い、一方、シーク時にはス イッチ232をオフしてトラッキングを解除するように なる。更に光学ヘッド14に設けられた光ディテクタか 入力される。この実施例にあっては、図5の消去ピーム 光学系に示したようにID信号及びフォーカス信号FE S1を得るために光ディテクタ68を設けており、この 光ディテクタ68からの受光信号がフォーカスエラー信

14

号作成回路236に供給されるようになる。 【0060】即ち、図7のRF信号作成回路216に示

したように、光ディテクタ68からの受光信号E1~E 4は分岐されて抵抗R21, R22, R23及びR24 を介してフォーカスエラー信号作成回路236へ供給さ

光信号E1~E4を加減算することでフォーカスエラー 信号を作成する。

【0061】フォーカスエラー信号作成回路236から のフォーカスエラー信号FES1はアンプ238で増幅 された後、位相補償回路240で高域成分のゲインを上 げて進み位相を施した後、スイッチ242を介してパワ ーアンプ244に供給され、パワーアンプ244で電力 増幅した後、光学ヘッド14のフォーカスコイルに供給 する。即ち、図3に示したレンズアクチュエータ36側 20 のフォーカスコイルを駆動する。

【0062】図11は図2の書込ピーム系データ処理回 路300の実施例構成図である。この書込ビーム系デー 夕処理回路300の構成は図6に示した消去ビーム系デ ータ処理回路200と全く同じ構成であり、図6が20 0番台の数字であるのに対し図11の場合には300番 台の同じ10位と1位の数字の番号で示している。

【0063】図11の書込ビーム52による光ディスク 10からの戻り光を受光した光学ヘッド14に設けた光 ディテクタからの受光信号はRF信号作成回路310で 1, R2を介して加算され、また受光信号E3とE4も 30 作成される。このRF信号作成回路310に対してはマ イクロプロセッサ20より書込ビーム52を書込データ からのビット1に同期して書込光パワーを制御して書込 動作を行う書込期間に亘ってRF信号の取込みを禁止す る制御信号E20が与えられている。

【0064】このため、RF信号作成回路310はマイ クロプロセッサ20より制御信号E20を受けている書 込期間に亘ってRF信号の取込みを禁止する。図12は 図11のRF信号作成回路310の一実施例を示した実 施例回路図である。図12において、書込ピーム52の アンプ228で増幅された後、位相補償回路230で高 40 光ディスク10からの戻り光を受光する光ディテクタ8 8は4分割受光器で構成され、受光信号E11, E1 2, E13, E14を出力する。この受光信号E11~ E14はコンデンサC32~C35を介して加算され、 パッファアンプ312で電圧信号に変換される。パッフ ァアンプ312で電圧信号に変換された受光信号はコン デンサC36と抵抗R38で成る微分回路314で高周 波成分を取り出し、AGCアンプ316で増幅すること でRF信号を出力する。

【0065】一方、光ディテクタ88からの受光信号E らの受光信号はフォーカスエラー信号作成回路236に 50 11~E14は抵抗R31~R34を介してフォーカス

エラー信号作成回路336へ供給されている。このようなRF信号作成回路310につき本発明にあっては、バッファアンプ312に対する受光信号の取込みを禁止するスイッチ手段としてのトランジスタ348を設けている。トランジスタ348はコレクタを抵抗R37を介してバッファアンプ312の入力側の受光信号の加算点に接続し、ベースには抵抗R36を介してMPU20より制御信号E20を与えている。

【0066】MPU20により書込ピーム52を書込用 光パワーに駆動することで書込動作が行われると、この 10 書込動作の期間に同期してMPU20より論理レベルを 1とする制御信号E20が供給され、書込期間に亘って トランジスタ348をオンする。トランジスタ348が オンすると抵抗R37を介してパッファアンプ312の 入力がスイッチされ、光ディテクタ88からの受光信号 の取込みが禁止される。

【0067】図11におけるそれ以外の構成は図6の消去ビーム系データ処理回路と同じである。図13は図2の再生ビーム系データ処理回路400の実施例構成図であり、この再生ビーム系データ処理回路は図6の消去ビ20ーム系データ処理回路200及び図11の書込ビーム系データ処理回路300に対しフォーカス制御のためのサーボ系が設けられていない点が大きく異なる。また、RF信号作成回路210に対するマイクロプロセッサ20からの制御信号による信号取込みの禁止も特に行われない。

【0068】図13の各回路部は図6及び図11と対応することから、400番台の数字に同じ10位と1位の数字を付して対応関係を示している。また、再生ビーム系データ処理回路400におけるRF信号作成回路410は図5の光学系に示したように2つの光ディテクタ110,112から得られた高周波信号RF1とRF2を用いて光磁気再生信号(データ再生信号)MOとID信号を作成することから、具体的には図14の実施例回路図に示す構成を有する。

【0069】図14において、光ディテクタ110は4分割受光部を有し、2つの受光部の受光信号をそれぞれ加算点450,452で加算した後、コンデンサC21,C25を介して加算点454で加算して高周波信号RF1を作り出す。一方、光ディテクタ112は同じく4分割受光部を有し、2つの受光部の受光信号を加算点462,464で加算した後、加算点466で更に加算し、抵抗R25とコンデンサC23で成るハイパスフィルタを介して高周波信号RF1、RF2のそれぞれはIV変換アンプ456,468で電圧信号に変換され、コンデンサC22、C24を介して出力される。

【0070】このようにして得られた2つの高周波信号 生ピーム RF1, RF2は、まず抵抗R26, R27を介して加 時に使用 算点458でアンプ460に対して加算入力することで 50 できる。 *16* R F 2)を得ることができる。

I D信号 (= R F 1 + R F 2) を得ることができる。同時に、差動アンプ470で減算することでデータ再生信号MO (= R F 1 - R F 2) を作成するようになる。

【0071】アンプ460からのID信号と作動アンプ470からのMO信号は制御スイッチ472,474を介して共通接続され、次段のパッファアンプ412に与えられる。スイッチ472はID信号の再生期間中にオンし、MO信号の再生期間中にオフするようにMPU20により制御される。またスイッチ474は逆にID信号の再生期間中にオンし、MO信号の再生期間中にオンするようにMPU20により制御される。

【0072】図15は本発明による消去動作時の信号波形を示したタイムチャートである。図15において、消去動作のために消去ピームオン・オフ信号がオンすると、これに同期してプロセッサ20から消去ピーム系データ処理回路200のRF信号作成回路210に供給されている制御信号E10がHレベルとなり、図7に示したトランジスタ248をオンし、光ディテクタ68からの受光信号の取込みを禁止するようになる。このため、消去ピーム系データ処理回路200に対しては制御信号E10がLレベルとなっている区間のID信号のみが取り込まれることとなる。

【0073】消去オン・オフ信号をオンして消去パワーに消去ピーム50を制御すると、RF信号を継続して取り込んでいた従来装置にあっては、図20に示したように消去ピームのオンとオフの2カ所に大きなパルス信号を生じ、これが再生ピーム系データ処理回路400のRF信号に混入する。しかし、本発明にあっては、制御信号E10により消去ピーム系に対するRF信号の取込みを消去期間に亘って禁止しているため、再生ピーム系データ処理回路400のRF信号にノイズ成分は混入せず、正しいデータ再生ができる。

【0074】図16は本発明による書込動作時の信号波形を示したタイムチャートであり、この場合にも書込ピームオン・オフ信号のオンに同期して図11に示したRF信号作成回路310に対するマイクロプロセッサ20からの制御信号E20をHレベルとし、書込区間に亘って書込ピーム系に対するRF信号の取込みを禁止する。

【0075】このため、書込ビームを書込光パワーに書

40 込データに同期して発光駆動しても、図21に示したように書込パワーによるノイズ成分が混入せず、正しいデータ再生を行うことができる。尚、上記の実施例は消去ビーム、書込ビーム及び再生ビームの3つを同時に使用してディスク1回転で消去、書込及び書込確認のための読出しを行う場合を例にとるものであったが、消去ビームを照射した状態で再生ビームにより消去結果を確認する場合、または書込ビームにより書込みを行った後に再生ビームを書込結果を確認する場合の2つのビームを同時に使用する場合についても全く同様に適用することが

[0076]

【発明の効果】以上説明してきたように本発明によれ ば、回転する光ディスク媒体に対し1つのビームで書込 みを行い他のビームで再生を行うか、1つのビームで消 去を行い他のビームで再生を行う場合に書込みまたは消 去を行っている間、そのビームの信号処理系に再生信号 を取り込まないようにすることで他のピームにノイズが 混入して再生エラーを生ずることを確実に防止でき、そ の結果、消去, 書込み及び再生の3つのピームを使用し て1回転で消去、曹込み及び曹込みの確認を行うことが 10 42,48:位置検出器 でき、光ディスクの処理性能を大幅に向上することがで きる。

【図面の簡単な説明】

- 【図1】本発明の原理説明図
- 【図2】本発明の全体構成を示した実施例構成図
- 【図3】本発明の光学ヘッド説明図
- 【図4】本発明のレンズアクチュエータの組立分解図
- 【図5】本発明のヘッド光学系の説明図
- 【図6】本発明の消去ピーム系の実施例構成図
- 【図7】図6のRF信号作成回路210の実施例回路図
- 【図8】図6のデータパルス作成回路218の実施例回 路図
- 【図9】図8の各部の信号波形を示したタイムチャート
- 【図10】図6のトラックエラー信号作成回路226の 実施例回路図
- 【図11】本発明の書込ビーム系の実施例構成図
- 【図12】図11のRF信号作成回路310の実施例回 路図
- 【図13】本発明の再生ピーム系の実施例構成図
- 【図14】図13のRF信号作成回路410の実施例回 30 106:位置検出用レーザーダイオード
- 【図15】本発明による消去動作時の信号波形を示した タイムチャート
- 【図16】本発明による書込動作時の信号波形を示した タイムチャート
- 【図17】3ビームを用いた消去、書込、再生の同時処 理に用いる光ディスク上のピーム位置を示した説明図
- 【図18】3ビームを用いる従来装置の説明図
- 【図19】消去、書込及び再生の各系統の再生信号を示 したタイムチャート
- 【図20】従来装置における消去時の再生エラーの発生 を示したタイムチャート
- 【図21】従来装置における書込時の再生エラーの発生 を示したタイムチャート

【符号の説明】

- 10:光ディスク
- 12:スピンドルモータ
- 14:光学ヘッド
- 16:ポイスコイルモータ (VCM)
- 18:ポイスコイルモータ駆動回路

18

- 20:制御部(マイクロプロセッサ; MPU)
- 22:スピンドルモータ制御回路
- 24:スピンドルモータ駆動回路
- 26:上位コントローラ
- 28:固定光学系
- 30:移動光学系
- 32:キャリッジ
- 34,36:レンズアクチュエータ
- 38,40:対物レンズ
- - 50:消去ピーム(イレースピーム)
 - 52: 書込ビーム (ライトピーム)
 - 54: 再生ピーム (リードピーム)
 - 56:消去用レーザーダイオード
 - 58, 72, 92, 104:シリンカドリカルレンズ (CL)
 - 60,74,108: 偏光ピームスプリッタ (PBS)
 - 62,76: \(\lambda/4\) 板
 - 64.84:フーコー光学部
- 20 66, 68, 86, 88, 102, 110, 112:光 ディテクタ
 - 70: 書込用レーザーダイオード
 - 78:色補正プリズム (CCP)
 - 80:ダイクロイックミラー (DM)
 - 82:ロングパスフィルタ(LPF)
 - 90:再生用レーザーダイオード
 - 94:プリズム
 - 96: ビームスプリッタ (BS)
 - 98:ガルパノミラー (GM)
- - 114:ベース
 - 116:磁気回路
 - 118:摺動軸
 - 120:トラッキングコイル
 - 122:回転アーム
 - 124:重り
 - 126:円筒部
 - 200:消去ピーム系データ処理回路
 - 300: 魯込ピーム系データ処理回路
- 40 400: 再生ピーム系データ処理回路
 - 202, 302, 402:DA変換機
 - 204,304,404:レーザーダイオード駆動回路
 - 206,306,406:光パワーモニタ回路
 - 208, 308, 408:AD変換機
 - 210, 310, 410:RF信号作成回路
 - 212, 312, 412:パッファアンプ
 - 214, 314, 414: 微分回路
 - 216, 316, 416:AGCアンプ
- 218, 318, 418: データパルス作成回路
- 50 220, 320, 420:VFO回路

222,322,422:発振器224,324,424:セクタマーク作成回路

226, 326, 426:トラックエラー信号作成回路

228, 328, 428, 238, 338:アンプ

230, 330, 430, 240, 340:位相補償回

路

232, 332, 432, 242, 342:スイッチ

234, 334, 434, 244, 344: パワーアン

プ

248,348:スイッチ手段(トランジスタ)

20

456, 468: I V変換アンプ

460:アンプ

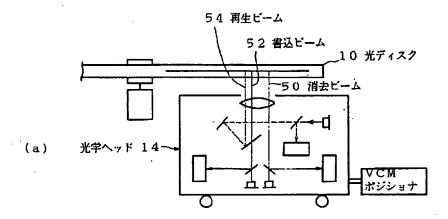
254, 256: コンパレータ

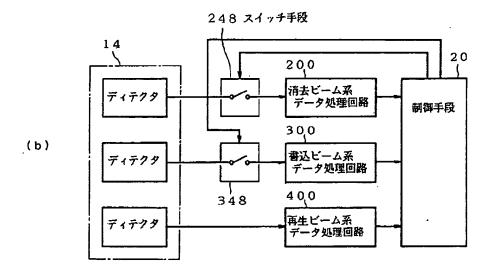
258:RSフリップフロップ

260,470: 差動アンプ

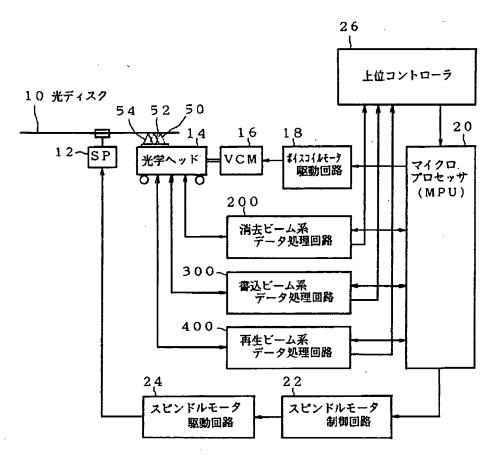
【図1】

本発明の原理説明図



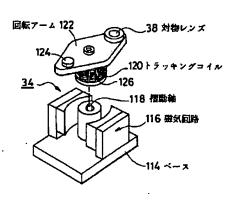


【図2】 本発明の全体構成を示した実施例構成図



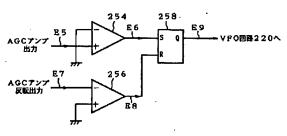
【図4】

本発明のレンズアクチュエータの組立分解図



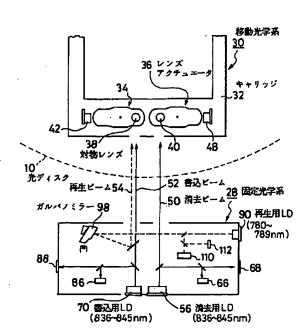
【図8】

図8のデータパルス作成回路218の実施例回路図



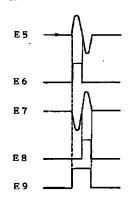
[図3]

本発明の光学ヘッド説明図



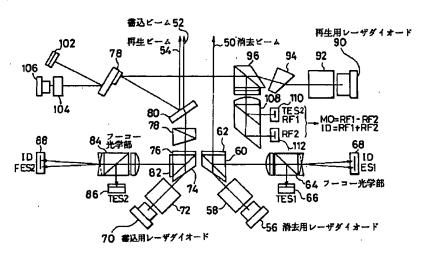
[図9]

図8の各部の信号波形を示したタイムチャート

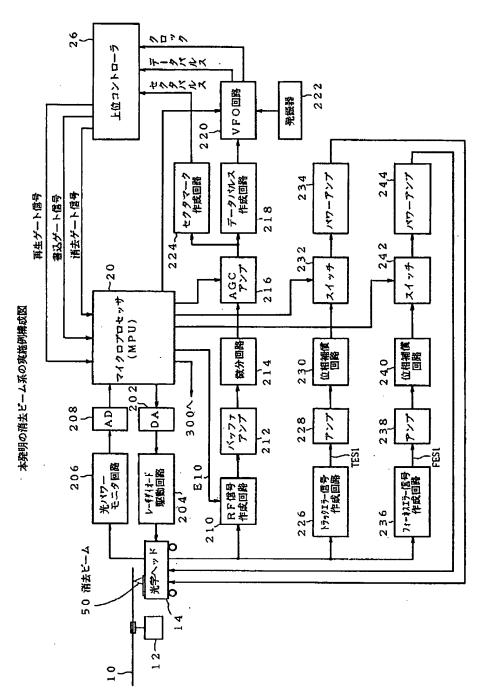


【図5】

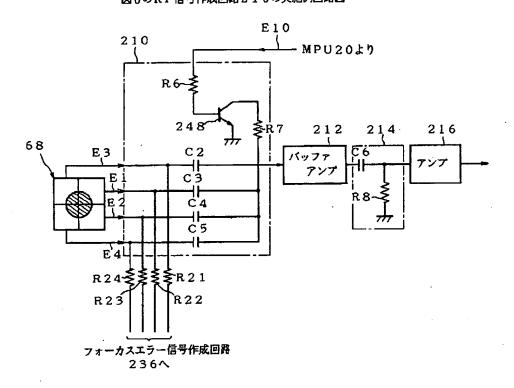
本発明のヘッド光学系の説明図



【図6】

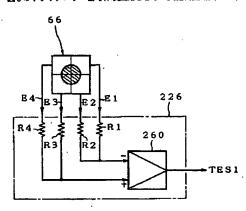


【図7】 図6のRF信号作成回路210の実施例回路図



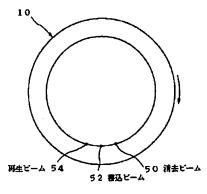
【図10】

図6のトラックエラー信号作成回路226の実施例回路図

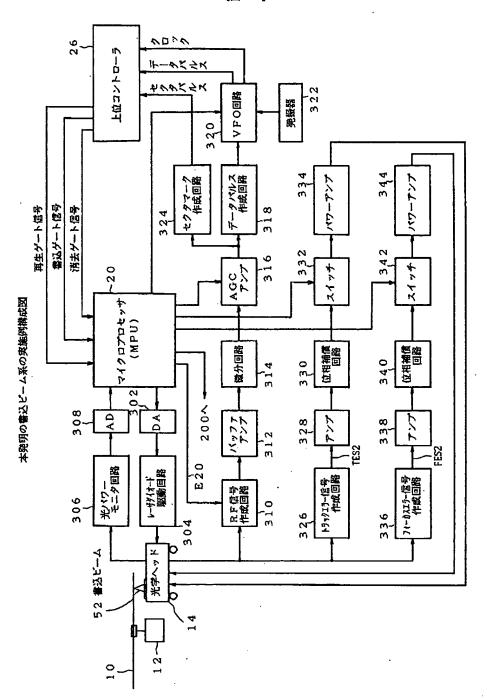


【図17】

3ピームを用いる従来装置の説明図

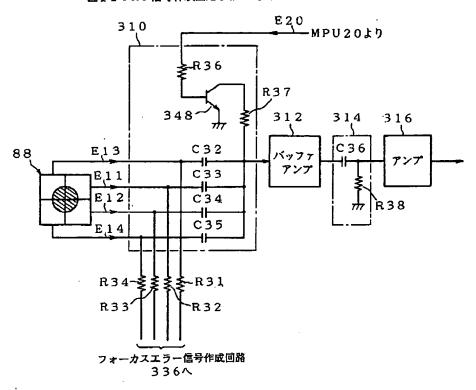


[図11]



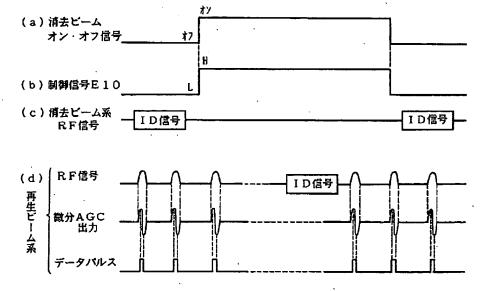
[図12]

図11のRF信号作成回路310の実施例回路図

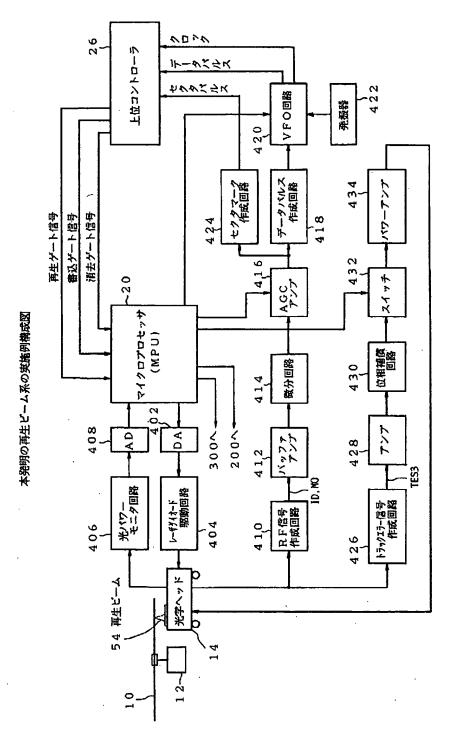


【図15】

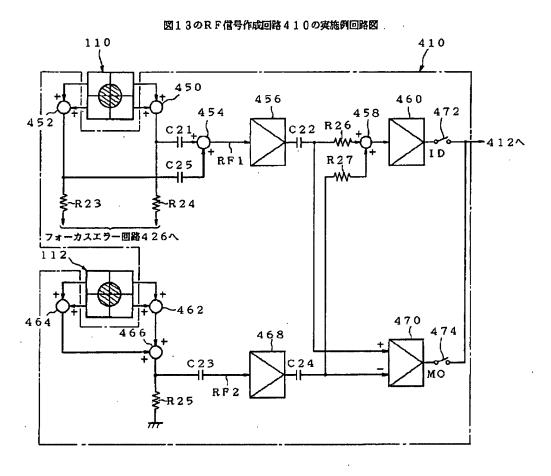
本発明による消去動作時の信号波形を示したタイムチャート



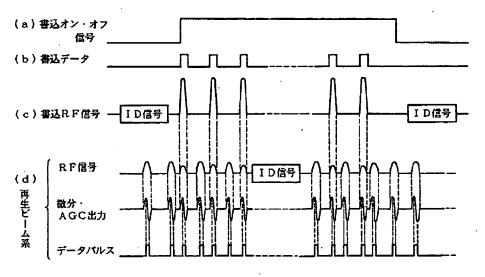
[図13]



【図14】

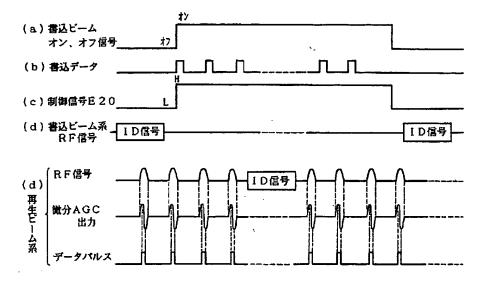


【図 2 1】 従来装置における書込時の再生エラーの発生を示したタイムチャート



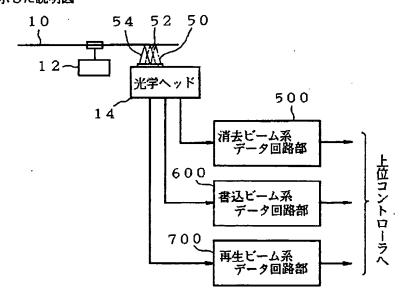
【図16】

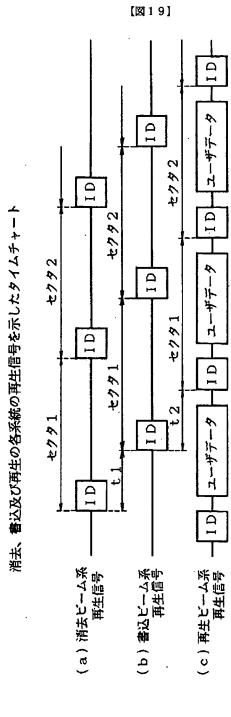
本発明による書込動作時の信号波形を示したタイムチャート



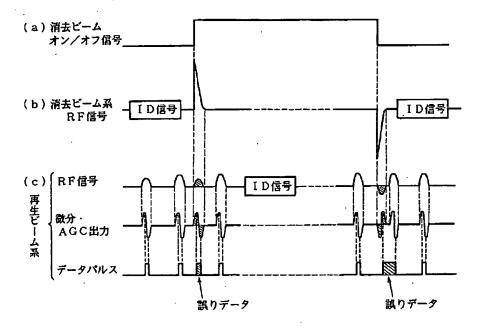
【図18】

3ビームを用いた消去、審込、再生の同時処理に用いる光ディスク上のビーム位 置を示した説明図





【図 2 0 】 従来装置における消去時の再生エラーの発生を示したタイムチャート



フロントページの続き

(72)発明者 山本 学

東京都千代田区内幸町一丁目1番6号 日 本電信電話株式会社内